

Beszámoló az ERAM '83 konferenciáról (Lipcse, 1983. március 14—16.)

A konferencia témáját jól tükrözi elnevezése (ERAM = Effektive Rationalisierung und Automatisierung durch Mikroelektronik), és ennek megfelelően mikroelektronikai termékekről és a mikroelektronika alkalmazásairól tartottak előadásokat. Az előadások „késztermékcentrikusak” voltak, gyártmányismertetőknél is beillettek, nyilvánvalóan kapcsolódva az egyidőben megtartott Vásárhoz, aminek szintén a mikroelektronika alkalmazásai volt a jelszava.

Az előadók döntő többsége NDK-beli volt, akik lényeges új eredményről nem számoltak be. Egyetlen igen érdekes előadás volt, amit Yamana, a japán Sanyo cég igazgatója tartott. Szerinte 1985-ig várható az 5 inches Si-szelettechnológia megjelenése, a minimális vonalszélesség 1 μm -re csökken, az elemesűrűség 10⁵ chipe növekszik. Az 1985 utáni távolabbi jövőt szubmikronos VLSI-technika, a háromdimenziós IC,

a Josephson-eszközök, az ún. „post Si”-eszközök (pl. GaAs) és a kis teljesítményfogyasztású eszközök jellemzik.

Az előadásokból kivehetően a mikroelektronika fő alkalmazási területei a jövőben:

1. fogyasztói szféra (otthoni számítógép, video-recorder, video-disc, háztartási berendezések, fejlődés az automatizált háztartás irányába),
2. ipari szféra (CNC-gépek, robotok, szállítás, fejlődés az automatikus, ember nélküli gyár irányába),
3. igazgatási szféra (számítógépek, kommunikáció, beszédfeldolgozás, fejlődés az automatikus iroda irányába).

Bársony István
Mikroelektronikai Vállalat